

## Drugi parcijalni ispit

**Ciklus I, godina II**

**st. god. 2016/2017**

Predmet (odsjek)	Datum	Vrijeme	Sala
Ugradbeni sistemi (RI) CAD-CAM inženjering (RI)	Četvrtak 15.06.2017.	09:00-11:00h	S9,S10 S8
Aktuatori (AE)		12:00-14:00h	S1,S5
Objektno orjentisana analiza i dizajn (RI,AE)	Petak 16.06.2017.	09:00-11:00h	VA
Telekomunikacijske tehnike 1 (TK) Osnove sist. autom.upravlj. (EE)		12:00-14:00h	S0 VA
Praktikum automatike i informatike (AE) Praktikum elektrotehnike i elektronike (AE)	Subota 17.06.2017.	09:00-11:00h	MA MA
Digitalno procesiranje signala (RI)		12:00-14:00h	S0
Automati i formalni jezici (RI) Linearni sist. aut.upravljanja (AE)	Ponedjeljak 19.06.2017.	15:00-17:00h	VA MA,S1
Osnove optoelektronike (TK,AE)			VA
Računarske arhitekture (RI)	Srijeda 21.06.2017.	12:00-14:00h	VA
Senzori i pretvarači (EE)	Četvrtak 22.06.2017.	09:00-11:00h	MA
Digitalna elektronika (AE)		12:00-14:00h	VA
Antene i prostiranje talasa (TK)			VA
Razvoj mobilnih aplikacija (RI) Modeliranje i simulacija (AE)	Petak 23.06.2017.	15:00-17:00h	MA VA

Ispiti pomjereni izvan ispitne sedmice uz saglasnost Prodekana za nastavu

Predmet (odsjek)	Datum	Vrijeme	Sala
Osnove mehatronike (EE)	Ponedjeljak 05.06.2017.	15:00 – 17:00h	MA
Osnove računarskih mreža (RI)	Četvrtak 08.06.2017.	14:00 – 16:00h	MA
Statistička teorija signala (TK) Osnove telekomunikacija (EE,AE)	Petak 09.06.2017.	09:00 – 11:00h 16:00 – 18:00h	S9 MA
Elektronika TK2 (TK) Elektrotehnički materijali (EE)	Ponedjeljak 12.06.2017.	09:00 – 11:00h 15:00 – 17:00h	EE2 MA
Pouzdanost električnih elemenata i sistema (EE)	Srijeda 14.06.2017.	15:00 – 17:00h	VA