

**Vanredni ispitni rok, 29.08.2015.**

**Ciklus I, godina III**

**st.god. 2014/2015**

<b>Predmet (program)</b>	<b>Vrijeme</b>	<b>Sala</b>
Projektovanje logičkih sistema (AE)	09:00 – 13:00h	0-13
Telekomunikacione tehnike 2 (TK)		2-26
Digitalni sistemi upravljanja (AE)		0-13
Tehnologija visokonaponske izolacije (EE)		1-01,1-03
Analiza signala i sistema (AE)		0-13
Radiotehnika (TK)		0-13
Elektroenergetski sistemi (EE)		1-01,1-03
Energetska elektronika (EE)		0-01
Praktikum automatike (AE)		0-03
Osnove računarskih mreža (RI,TK)		0-03
Automati i formalni jezici (RI)		VA, MA, S0
Digitalni integrirani krugovi (AE)		0-13
Električne mašine (EE)		1-01,2-01, 2-02, 2-03
Administracija računarskih mreža (RI)		2-06
Osnove operacionih istraživanja (RI)		0-13